

DESCRIPTION

OPTICAL SHEET BODY AND ITS PRODUCING METHOD, OPTICAL CARD
AND COMPOSITE MEMORY CARD

5

Technical Field

本発明は、光導波路および非光導波路により情報を担持可能な光シート体およびその製造方法に関するものである。また、本発明はかかるシート体を用いた光カードおよび複合メモリカードに関するものである。

10

Background Art

磁気カードは、各種のクレジットカード、会員カード、あるいはテレホンカード、パチンコカード等のプリペイドカードとして各方面で利用されている。しかし、近年においては、磁気ストライプに担持されている情報が不正に読み取られて、変造、改竄された偽造磁気カードの不正使用が多発し、磁気カードの信頼性が疑問視されている。

磁気カードの信頼性を高めるために、本願人の一方は、磁気カードに多数本の光ファイバを埋め込み、これらの幾つかを切断あるいは押し潰しておくことにより、光の透過および遮断の組み合わせからなる光学式記憶領域を磁気カードに形成した構成のメモリカードを提案している（特許文献1、2）。このメモリカードは、断面形状が円形または角型の複数本の光ファイバを平面上に整列させて接着剤で一体化することによりコア材を形成し、このコア材の両面にプラスチック製の保護シートを接着した構造となっている。

光ファイバは一旦切断あるいは押し潰されると、その部分を修復して元の光透過特性を得ることが実質的に不可能である。したがって、磁気カードに、かかる光学式記憶領域が形成された構成のメモリカードは、変造、改竄が困難であり、磁気記憶領域および光学式記憶領域に記憶保持されている情報を二重にチェックすることにより偽造カードであるか否かを簡単に判別できる。よって、かかるメモリカードは極めて

信頼性が高い。

〔特許文献１〕 特許第２６８２５４２号公報

〔特許文献２〕 特許第２７３７８４１号公報

5 Disclosure of Invention

（発明が解決しようとする課題）

しかしながら、かかるメモリカードは、光ファイバを用いて光の透過および遮断の組み合わせからなる光学式記憶領域が形成されているので次のような問題点がある。

まず、３０～２００本程度の多数本の光ファイバを、一枚のカード内においてその
10 平面方向に等ピッチで精度良く整列させた状態で接着固定することは、困難な作業である。よって、メモリカードの生産効率が悪い。

また、光ファイバ同士の接合強度は接着剤強度に依存するので、光ファイバの接合強度が実用上不十分になる可能性が高い。特に、メモリカードが曲げ変形するような力が作用した場合に、光ファイバが平面方向に接着固定された構造のコア材が壊れ易
15 い。

さらに、光ファイバは一般に高価であり、これを多数本用いて光学式記憶領域が形成されているメモリカードも高価になり、実用的でない。

本発明の課題は、このような点に鑑みて、光ファイバを用いることなく光学式記憶領域が形成された光シート体およびその製造方法を提案することにある。

20 また、本発明の課題は、かかる新しい光シート体を用いた光カードおよび複合メモリカードを提案することにある。

（問題を解決するための手段）

本発明の光シート体は、

所定厚さの透明なコアシートと、

25 前記コアシートに形成された複数本の溝と、

前記コアシートの表面に形成した表面側クラッド層と、

前記コアシートの裏面に形成した裏面側クラッド層とを有し、

前記溝は実質的に前記コアシートの厚さに対応する深さの溝であり、

当該溝の両端は前記コアシートの端面から露出しており、

隣接する前記溝の間に形成された前記コアシートの区画部分がそれぞれ光導波路となっていることを特徴としている。

- 5 本発明の光シート体では、透明なプラスチック製などのコアシートに複数本の溝を形成することにより、これらの溝の間にそれぞれ区画部分が形成され、各区画部分の表面および裏面がクラッド層で覆われている。したがって、各区画部分は、その一端から入射した光を他端に導く光導波路として機能する。よって、光ファイバを用いることなく光学式記憶領域を形成できる。
- 10 本発明において、光を通さない非光導波路を形成するためには、前記区画部分に、実質的に前記コアシートの厚さに対応する深さの遮光溝を、隣接する前記溝の間に架け渡すように形成すればよい。当該区画部分の一方の端面から入射した光は、遮光溝によって遮断され、他方の端面に導かれることがない。よって、光導波路および非光導波路の組み合わせからなる、情報を担持可能な光学式記憶領域を形成できる。
- 15 ここで、前記溝および前記遮光溝としてはそれぞれV溝を採用することができる。また、一般には、前記溝を所定間隔で平行に形成して、各溝によって区画された一定幅の直線状の光導波路および非光導波路を形成すればよい。
 さらに、前記コアシートの輪郭形状は一般には矩形形状とすればよい。勿論、円形、多角形などの輪郭形状とすることも可能である。
- 20 次に、光導波路および非光導波路が形成されたコアシートを保護するために、前記表面側クラッド層を覆う表面保護シートと、前記裏面側クラッド層を覆う裏面保護シートとを有していることが望ましい。
 この場合、前記表面側クラッド層を、前記コアシートと前記表面保護シートを接着接合している表面側接着剤層として形成し、前記裏面側クラッド層を、前記コアシートと前記裏面保護シートを接着接合している裏面側接着剤層として形成すれば、クラ
 25 ッド層および接着剤層を別個に形成する必要がない。したがって、製造が容易になる。
 また、前記表面保護シートおよび前記裏面保護シートのうちの少なくとも一方を半

- 透明シートとし、前記表面側接着剤層および前記裏面側接着剤層を、紫外線硬化型接着剤とすることが望ましい。半透明シートは、その厚さ方向には紫外線を充分に通すが、その平面方向には距離が長いので光を実質的に通さない。よって、半透明シートはクラッド層として機能すると共に、半透明シートの外側から紫外線を照射すること
- 5 により、コアシートと保護シートの接着接合を簡単かつ短時間で行うことができる。
- 次に、コアシートとしては接着性に優れたPETシートを用いることが望ましい。
- 一方、本発明は、上記構成の光シート体の製造方法であって、
- 前記裏面保護シートの表面に前記紫外線硬化型接着剤を塗布し、
- 前記紫外線硬化型接着剤を挟み、前記裏面保護シートの表面に、前記溝および前記
- 10 遮光溝の無い前記コアシートを積層し、
- 前記コアシートの表面側から紫外線を照射して前記紫外線硬化型接着剤を硬化させて、前記裏面側接着剤層を形成すると共に、当該裏面側接着剤層により前記裏面保護シートを前記コアシートの裏面側に積層接着し、
- 前記コアシートの表面側から当該コアシートに前記溝および前記遮光溝を形成し、
- 15 前記コアシートの表面に前記紫外線硬化型接着剤を塗布し、
- 前記紫外線硬化型接着剤を挟み前記コアシートの表面に前記表面保護シートを積層し、
- 前記表面保護シートの表面側から紫外線を照射して前記紫外線硬化型接着剤を硬化させて、前記表面側接着剤層を形成すると共に、当該表面側接着剤層により前記表
- 20 面保護シートを前記コアシートの表面側に積層接着することを特徴としている。
- 本発明の方法では、紫外線の照射を一方の側から行うのみでよく、また、溝および遮光溝も同一の側から形成することができる。よって、製造が容易である。
- ここで、溝および遮光溝を効率良くコアシートに形成するためには、ロータリダイを用いれば良い。また、レーザーカットにより溝および遮光溝を形成することもでき
- 25 る。
- 次に、本発明の光カードは、
- 上記構成の矩形形状の光シート体を有し、

前記光導波路および前記非光導波路の両端面が、前記光シート体における長辺側の両端面、あるいは短辺側の両端面に位置していることを特徴としている。

また、本発明の複合カードは、かかる構成の光カードと、磁気記憶部とを有していることを特徴としている。

- 5 磁気カードの代わりに、あるいはこれと共に IC メモリチップを備えた構成とすることもできる。

Brief Description of Drawings

- 図 1 (a) および (b) は、本発明を適用した光カードを示す斜視図および内部構造を示す説明図である。

図 2 は、図 1 のコアシートの平面図である。

図 3 (a)、(b) および (c) は、図 1 に示す光カードの製造工程を示す説明図である。

図 4 は、光カードに V 溝を形成するために用いるロータリダイを示す説明図である。

- 15 図 5 は本発明による複合メモリカードの二例を示す説明図である。

Best Mode for Carrying out the Invention

以下に、図面を参照して、本発明の各実施の形態を説明する。

(光カード)

- 20 図 1 (a) および (b) は、本発明を適用した光カードを示す斜視図および内部構造を示す説明図であり、図 2 は光カードのコアシートを示す平面図である。

光カード 1 は、長方形の薄い多層構造の光シート体から形成されており、コアシート 2 と、コアシート 2 の表面 2 a に表面側クラッド層として機能する表面側接着剤層 3 を介して積層接着された表面保護シート 4 と、コアシート 2 の裏面 2 b に裏面側クラッド層として機能する裏面側接着剤層 5 を介して積層接着された裏面保護シート 6 とを備えている。コアシート 2 の表面 2 a には、一定の間隔でシート短辺方向に延びる多数本の V 溝 7 が形成されている。各 V 溝 7 の両端 7 a、7 b はそれぞれコアシ

ート2の長辺側のシート端面2c、2dに露出している。

各溝7の間に形成されたコアシート2の区画部分8(1)、8(2)、8(3)・・・
8(n) (n:正の整数)のうち、例えば、区画部分8(1)、8(3)・・・には、
隣接するV溝7の間に架け渡されるように、これらのV溝7に直交する方向にV溝
5 (遮光溝) 9が形成されている。V溝9が形成されていない区画部分8(2)、8
(4)・・・は光導波路として機能し、一方のシート端面2cから入射した光を他方
のシート端面2dに導く。これに対して、V溝9が形成されている区画部分8(1)、
8(3)・・・は非光導波路として機能し、一方のシート端面2cから入射した光は、
V溝9によって通過が遮られ、他方のシート端面2dまで導かれることがない。よっ
10 て、光導波路および非光導波路を所定の配列パターンに従って形成しておき、検出光
をシート端面2cから各区画部分8(1)～8(n)に入射し、他方のシート端面2
dの側に設置した光検出器によって各区画部分8(1)～8(n)からの射出光の有
無を検出すれば、光カード1に形成されている配列パターンを読み取ることができる。

本例では、コアシート2として厚さが50 μ の透明なPETシート、表面保護シー
15 ト4として厚さ125 μ の半透明なPETシート、裏面保護シート6として厚さ75
 μ の白色PETシートを用いている。また、表面側接着剤層3および裏面側接着剤層
5として、紫外線硬化型レジンをを用いている。さらに、V溝7は1mmピッチで形成
されており、両側の傾斜面のなす角度が約60度であり、その深さは実質的にコアシ
ート2の厚さと同一である。V溝7は後述のようにコアシート2の表面2aからロー
20 タリダイなどの刃先を押し付けることにより形成され、コアシート2の裏面2bの側
の部分が繋がった状態で形成されている。

V溝7に直交しているV溝9も同一寸法であり、非光導波路として機能する各区画
部分8(1)、8(3)・・・において、シート端面2cの側に2mmピッチで5本
形成され、他方のシート端面2dの側に同じく2mmピッチで5本形成されている。
25 このように各区画部分8(1)、8(3)・・・における両端側に複数本のV溝9を
形成しておくと、入射光を完全に遮断可能な非光導波路を形成できる。すなわち、シ
ート端面2cから入射した光は最初の5本のV溝9で拡散して殆ど減衰し、次の5本

のV溝9によって完全に遮断される。

このように、本例の光カード1では、高価な光ファイバを用いることなく、光導波路および非光導波路を形成できるので、廉価に製造できる。また、透明なコアシート2に表面側からV溝7およびV溝9を形成し、当該コアシート2の表面にV溝7、9を充填する状態でクラッド層として機能する表面側接着剤層3を形成し、裏面側にもクラッド層として機能する裏面側接着剤層5を形成することにより、光導波路および非光導波路を形成してある。したがって、光ファイバを平面方向に等ピッチで接着固定した構成のメモリカードに比べて、簡単かつ精度良く光導波路および非光導波路を形成でき、また、強度および耐久性が高い。

10 (光カードの製造方法)

図3(a)、(b)および(c)は、光カード1の製造工程を示す説明図である。まず、図3(a)に示すように、裏面保護シート6を用意し、この表面6aに紫外線硬化型レジン5aを一定厚さに塗布し、しかる後に、コアシート2となるコアシート素材20を積層する。この状態で、コアシート素材20の表面側から紫外線を照射して紫外線硬化型レジン5aを硬化させる。この結果、裏面側接着剤層5が形成され、当該裏面側接着剤層5を介してコアシート素材20の裏面側に裏面保護シート6が積層接着された状態になる。

次に、図3(b)に示すように、コアシート素材20の表面20aにV溝7および9を彫り込むことにより、光導波路および非光導波路として機能する区画部分8(1)~8(n)を備えたコアシート2が得られる。

この後は、図3(c)に示すように、コアシート2の表面2aに紫外線硬化型レジン3aを塗布する。紫外線硬化型レジン3aはコアシート2の表面2aに形成されているV溝7、9に充填された状態で、当該コアシート2の表面2aに塗布される。次に、その上に半透明な表面保護シート4を積層する。しかる後に、表面保護シート4の表面側から紫外線を照射する。紫外線が表面保護シート4を透過して紫外線硬化型レジン3aに照射するので、当該紫外線硬化型レジン3aが硬化して、表面側接着剤層3が形成され、この表面側接着剤層3aを介して、コアシート2の表面側に表面保

護シート3が積層接着された状態になる。このようにして、光カード1が完成する。

ここで、図4はV溝7、9を形成するために用いるのに適したロータリダイの例を示す説明図である。ロータリダイ11には、刃先角度60度、長さ80mm、ピッチ1mmで平行に延びる32本の整列刃12がエッチングより形成されている。これらの整列刃12によりV溝7が形成される。また、整列刃12の間に直交方向に架け渡された状態で、ピッチ2mmで同一寸法の5本の直交刃13が同じくエッチングより形成されている。これらの直交刃13によりV溝9が形成される。この構成のロータリダイ11を用いて、コアシート素材20の表面20aから、整列刃11および直交刃12を、当該コアシート素材20の厚さ分だけ押し込むことにより、溝7、9が形成される。

このように、本例の光カード1では、表面保護シートとして半透明なシートを用いると共に、表面側接着剤層3および裏面側接着剤層5を紫外線硬化型レジンをを用いて形成している。したがって、製造工程においては、一方の側から紫外線を照射するだけでよい。また、V溝7、9も同一の側からダイを押し付けることにより形成できる。よって、製造が容易である。また、ロータリダイを用いることにより、V溝7、9を精度良く、しかも効率良く形成することができる。

(複合メモ리카ード)

図5には本例の光カード1を用いた複合メモ리카ードの構成例を示してある。図5(a)に示す複合メモ리카ード30は、光カード1と、その表面1aに、長辺方向に一定幅で印刷された磁気ストライプ31とを備えた構成となっている。この複合メモ리카ード30は例えばIDカード、プリペイドカードなどとして用いることができる。

図5(b)に示す複合メモ리카ード40は、光カード1のコアシートと表面保護シートの間にCPU付きICチップ41が埋設された構造のものである。この複合メモ리카ード40は、記憶情報の多い電子マネーカード、保険証、運転免許証などとして用いることができる。

(その他の実施の形態)

なお、上記の例は本発明の一例を示すものであり、本発明の光シート体および製造

- 方法、並びに、光カードおよび複合メモ리카ードの構成は、上記の例の形状、構造、素材に限定されるものではない。例えば、光シート体としては長方形輪郭ではなく、円形あるいは多角形輪郭であってもよい。また、V溝の代わりに、U溝などの異なる断面形状の溝を用いることもできる。さらに、表面側接着剤層および裏面側接着剤層
- 5 として、紫外線硬化型接着剤以外の接着剤を用いることも可能である。さらにまた、コアシート、表面保護シートおよび裏面保護シートの素材としてPET以外の樹脂を用いることも可能である。一方、ロータリダイを用いる代わりに、レーザーカットにより溝を形成しても良い。

10 Industrial Applicability

- 以上説明したように、本発明の光シート体は、PETシートなどからなるコアシートを切断することなく、当該コアシートに複数本の溝を形成することにより光導波路を形成し、同様にコアシートを切断することなく当該コアシートに遮光溝を形成することにより非光導波路を形成している。したがって、高価な光ファイバを平面方向に
- 15 整列して接着固定することにより光導波路および非光導波路が形成された従来のメモ리카ードに比べて、簡単かつ廉価に製造できる。また、光ファイバを平面方向に整列する場合に比べて、ロータリダイなどを用いて精度良く溝をコアシートに形成することが容易であるので、精度良く光導波路および非光導波路が形成された光シート体を得ることができる。さらには、曲げ強度が高く耐久性も高いという利点がある。

- 20 また、本発明の光シート体の製造方法では、一方の側から紫外線を照射してコアシートの両面に保護シートを積層接着でき、また、同一の側から溝および遮光溝を形成できる。したがって、製造が容易となり、生産効率を高めることができる。

- さらに、本発明の光メモリおよび複合光メモリは、光ファイバを用いることなく光導波路および非光導波路が形成された光シート体を用いているので、簡単かつ廉価に
- 25 製造でき、また、曲げ強度が高く耐久性にも優れている。

CLAIMS

1. 所定厚さの透明なコアシートと、
前記コアシートに形成された複数本の溝と、
5 前記コアシートの表面に形成した表面側クラッド層と、
前記コアシートの裏面に形成した裏面側クラッド層とを有し、
前記溝は実質的に前記コアシートの厚さに対応する深さの溝であり、
当該溝の両端は前記コアシートの端面から露出しており、
隣接する前記溝の間に形成された前記コアシートの区画部分がそれぞれ光導波路
10 となっている光シート体。
2. 請求項 1 において、
少なくとも一つの前記区画部分に形成された少なくとも一本の遮光溝を有し、
前記遮光溝は、実質的に前記コアシートの厚さに対応する深さの溝であり、
15 当該遮光溝は、隣接する前記溝の間に架け渡されており、
当該遮光溝が形成された前記区画部分が非光導波路となっている光シート体。
3. 請求項 2 において、
前記溝および前記遮光溝はそれぞれ V 溝である光シート体。
20
4. 請求項 3 において、
前記溝が所定間隔で平行に形成されている光シート体。
5. 請求項 4 において、
25 前記コアシートは矩形形状のものである光シート体。
6. 請求項 5 において、

前記表面側クラッド層を覆う表面保護シートと、
前記裏面側クラッド層を覆う裏面保護シートとを有している光シート体。

7. 請求項6において、

- 5 前記表面側クラッド層は、前記コアシートと前記表面保護シートを接着接合している表面側接着剤層であり、

前記裏面側クラッド層は、前記コアシートと前記裏面保護シートを接着接合している裏面側接着剤層である光シート体。

- 10 8. 請求項7において、

前記表面保護シートおよび前記裏面保護シートのうちの少なくとも一方は半透明シートであり、

前記表面側接着剤層および前記裏面側接着剤層は、紫外線硬化型接着剤である光シート体。

15

9. 請求項8において、

前記コアシートはPETシートである光シート体。

10. 請求項9に記載の光シート体の製造方法であって、

- 20 前記裏面保護シートの表面に前記紫外線硬化型接着剤を塗布し、

前記紫外線硬化型接着剤を挟み、前記裏面保護シートの表面に、前記溝および前記遮光溝の無い前記コアシートを積層し、

前記コアシートの表面側から紫外線を照射して前記紫外線硬化型接着剤を硬化させて、前記裏面側接着剤層を形成すると共に、当該裏面側接着剤層により前記裏面保

- 25 護シートを前記コアシートの裏面側に積層接着し、

前記コアシートの表面側から当該コアシートに前記V溝および前記遮光溝を形成し、

前記コアシートの表面に前記紫外線硬化型接着剤を塗布し、

前記紫外線硬化型接着剤を挟み前記コアシートの表面に前記表面保護シートを積層し、

- 5 前記表面保護シートの表面側から紫外線を照射して前記紫外線硬化型接着剤を硬化させて、前記表面側接着剤層を形成すると共に、当該表面側接着剤層により前記表面保護シートを前記コアシートの表面側に積層接着する光シート体の製造方法。

1 1. 請求項 1 0 において、

- 10 ロータリダイを用いて、あるいは、レーザーカットにより、前記コアシートに前記 V 溝および前記遮光溝を形成する光シート体の製造方法。

1 2. 矩形形状の光シート体を有し、

前記光シート体は請求項 2 ないし 8 のうちのいずれかの項に記載の光シート体であり、

- 15 前記光導波路および前記非光導波路の両端面が、前記光シート体における長辺側の両端面、あるいは短辺側の両端面に位置している光カード。

1 3. 請求項 1 2 に記載の光カードと、

磁気記憶部と

- 20 を有している複合メモリカード。

1 4. 請求項 1 2 に記載の光カードと、

IC メモリチップと

を有している複合メモリカード。

ABSTRACT

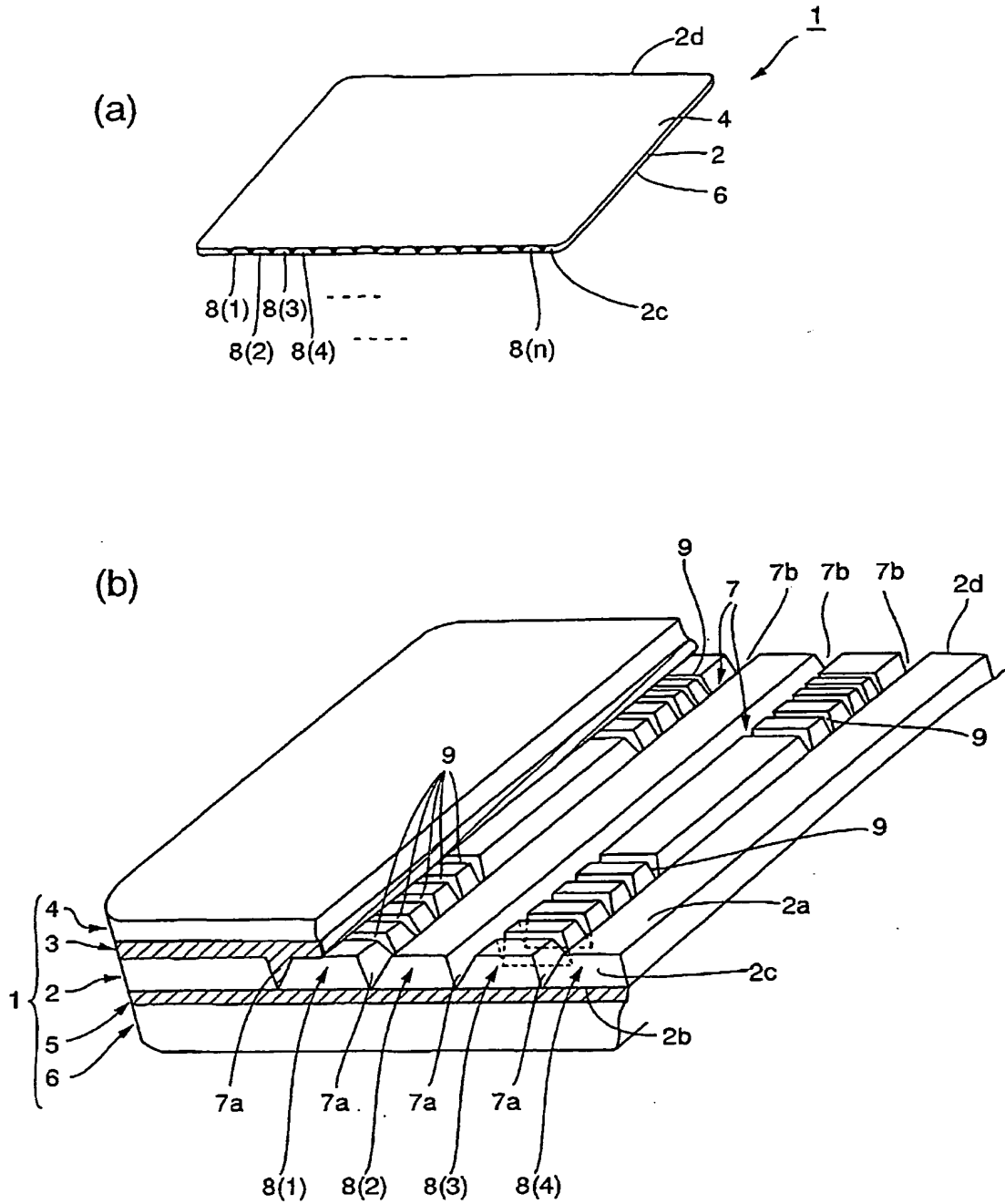
光カード（１）は、コアシート（２）の表面（２ a）に表面側クラッド層として機能する表面側接着剤層（３）を介して表面保護シート（４）が積層され、裏面（２ b）
5 に裏面側クラッド層として機能する裏面側接着剤層（５）を介して裏面保護シート（６）が積層され、コアシート表面（２ a）には、一定の間隔で多数本のV溝（７）が形成され、各V溝両端（７ a、７ b）がシート端面（２ c、２ d）に露出している。各溝（７）の間に形成されたコアシート（２）の区画部分（８（２）、８（４）・・・）が光導波路として機能し、残りの区画部分（８（１）、８（３）・・・）には、隣接
10 するV溝（７）の間に架け渡されるようにV溝（遮光溝）（９）が形成されており、非光導波路として機能する。光ファイバを用いることなく、光導波路および非光導波路が精度良く形成された耐久性の高い廉価な光カード（１）を提供できる。

WO 2005/057478

PCT/JP2003/015496

1 / 5

図 1

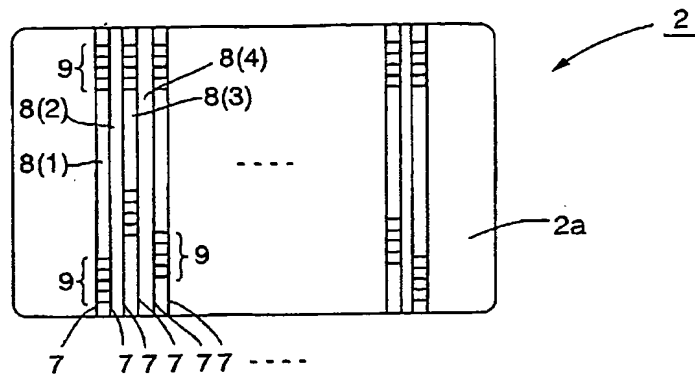


WO 2005/057478

PCT/JP2003/015496

2 / 5

図2

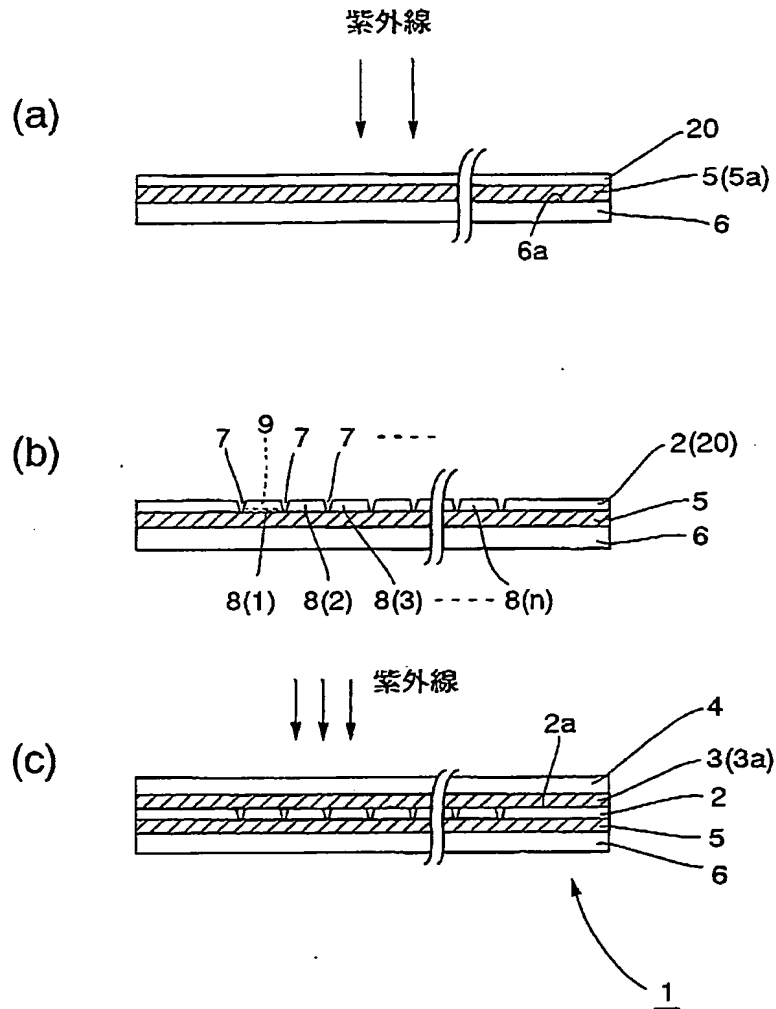


WO 2005/057478

PCT/IP2003/015496

3 / 5

図3

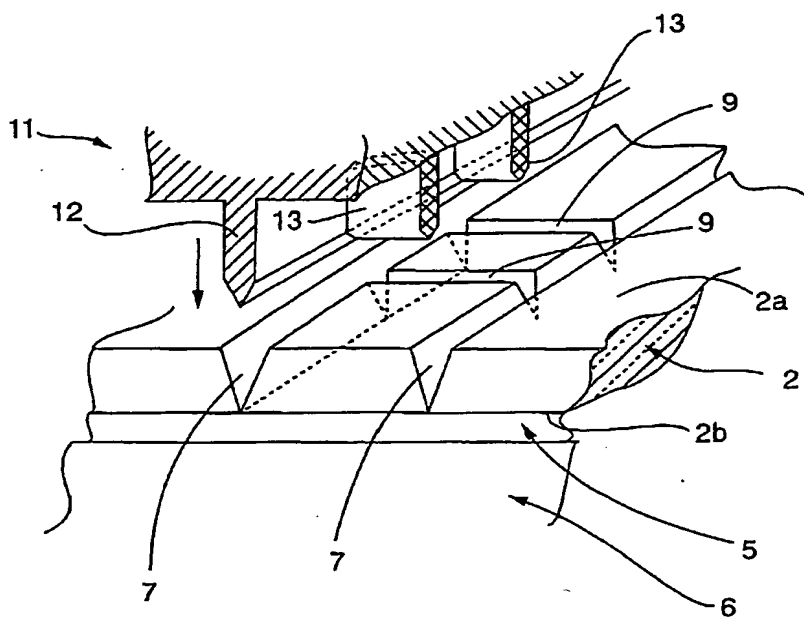


WO 2005/057478

PCT/JP2003/015496

4 / 5

図4



WO 2005/057478

PCT/JP2003/015496

5 / 5

図5

